⑩日本国特許庁(JP)

① 特許出願公開

⑩公開特許公報(A)

昭61-30027

@Int,Cl.4 H 01 L 21/20 21/263 識別記号

庁内整理番号 7739-5F ❸公開 昭和61年(1986)2月12日

7739-5F 6603-5F

審査請求 有 発明の数 1 (全4頁)

公発明の名称 単結晶半導体薄膜の製造装置

②特 順 昭59-150494

②出 願 昭59(1984)7月21日

②発明者 樋口 ②発明者 斉藤 行 平

東京都港区芝5丁目33番1号 日本電気株式会社内東京都港区芝5丁目33番1号 日本電気株式会社内

⑪出 顧 人 工業技術院長

RE 488 1

発明の名称 単結晶半導体薄膜の製造装置

特許請求の範囲

少なくともフィラメント,加速電艦,レンズコイル,個向コイルを備え電子線を発生し加速かつ 集束、個向させる部分と、可視光域のパルス光を 発生させる光源および集東させる光学レンズから なる部分と電子線の個向開始とパルス光を発生さ せる時期を一致させる同期部分と試料を加熱する 機能を有する部分を持つことを特徴とする単結晶 半導体機販の製造装備。

発明の詳細な説明

(産業上の利用分野)

本発明はアモルファス絶縁膜上に単結晶半導体 薄膜を形成する製造装置に関するものである。

(従来技術とその問題点)

従来集積回路等の半導体装置は、半導体基板上

に二次元的に配置された能動素子を金属配線で結 合するととにより実現されて来た。しかし更にと のような能動素子を三次元的に機層する技術が確 立すれば、これら半導体装置の高密度化やあるい は多機能化が進められ、より高性能な半導体装置 が実現されることになるが、このような半導体装 置の機層化の基礎となるのが、絶象膜上に単結晶 半導体膜を形成する技術である。

以上のような背景から、近年活発に上記単結晶 薄膜の製造技術が襲果されている。

従来、との種の技術で最も活発に行われている のは、ビータヤランプもしくはレーザ光や電子線 で多結晶半導体膜を溶融し、再結晶化し、単結晶 半導体薄膜を得るという方法である。例えば、エ ム・ダブリュ・ガイス(M・W・Geiss)達は、 1982年発行のジャーナル・オブ・エレクトロケミ カル・ソサイエティ(Journal of Electrochemical 8ociety) 誌第129巻12号 2812頁から2818 頁で、雑状ヒータを用いた単結晶薄膜の製造につ いて報告している。 しかしながらこのような方法では、1004m 編 程度の領域が単結晶化されるが、サブバウンダリーと呼ばれる結晶散界が存在する。この結晶散界は、その両側で結晶方位が約1度程度しかずれていないものであり、この結晶散界の除去が困難をものとなっている。

一方ディ・ペンザエル (D. Bensahei) 達は、 1983 年発行のエレクトロニクス・レターズ

(Blectronica Letters) 誌 第19巻13号464頁から465頁で上記サブパウンダリーをある部分に集める方法を報告した。すなわち第1 図に示されるようにシリコン蒸板11の上にシリコン 融酸化膜12を形成し、その上に多結晶シリコン酸13を0.5μm厚で堆積し、図のように50μm幅で100μmビッチに加工した。このような試料を1100℃に基板加熱したが5機次のハロゲンランで試料の一端から機構へ限約し、多結晶シリコン履

いり目的に対しては離がある。また電子線を利用 する場合はレーザ光に比べて、大出力であり、か コピーム形状も電気的に変化させることができる といり利点から魅力的であるが、物質による吸収 係数の違いが小さく、これまで上記のよりな方法 に用いられていなかった。

(発明の目的)

本発明は、とのような能来の製造方法の欠点を 胺去せしめてアモルファス絶縁膜上に単結晶半導 体を新規な方法で形成できる製造装置を提供する ととにある。

(発明の構成)

本発明によれば、少なくともフィラメント、加速電極、レンズコイル・個向コイルを備え電子線を発生し、加速かつ集束、個向させる部分と可視 光敏のバルス光を発生させる光源かよび集束させる光学レンズからなる部分と、電子線の個向開始 とベルス光を発生させる時期を一致させる同期部 分と、試料を加熱する機能を有する部分を持つこ とを特徴とする単結晶半導体薄膜の製造装置が得 品させて行くと、ハロダンランプの光は液長が約 0.6 μmから約1 μm であるのでシリコン酸化膜14 は光が透過するが、シリコン強化膜15の部分は 一部吸収され、熱源として働きシリコン強化膜15 の下の部分の多結晶シリコン層が最後にかたまる。 その結果、結晶粒界はすべて、乗後にかたまった シリコン部分即ち、シリコン強化膜15の下の部 分に集まるとのことである。

しかしながらとの方法では蒸板温度が 1100 ℃ と高いため、業子を三次元化しようとした場合、 欠点が生じる。即ち、業子を三次元化して行く場合、 今、チじめ形成された業子の性能を変化させるの は望ましくないが、蒸板温度が 1100 ℃ にも なっ た場合、当然予じめ形成されている不純物注入層 の形状が変化し、業子性能の設計値からの変化を 生ぜしめる。とのようなことを避けるためには、 レーザー光や電子線による短時間の熱処理が必要 である。レーザ光を用いることにより同様な試み かなされているが、レーザ光の場合、ビーム経が 小さいという難点があり、半結晶領域を広げると

られる。

(構成の詳細な説明)

本発明は、上述の構成をとることにより、従来 技術の問題点を解決した。即ち、光発生部からと り出した光を試料上に集光し材質の違いによる光 の吸収係数の違いを利用することにより試料表面 に温度分布をつけることを可能とした光発生及び 集光部と、多納品半導体を搭融するに十分な熱エ ネルギーを与えることの可能な電子線を発生し加 速かつ集束,個向等の機能を同時に合せ持った装 置である。

(実施例)

以下本発明の実施例について図面を参照して詳細に説明する。第2図は本発明の実施例に於て用いた装置の構成を示す模式図である。本実施例の場合、線状電子線をとり出すために5 = 長のタンクステンフィラメント21から加速電価22に約20KVの高圧を印加することにより電子線をとり出し、レンズコイル23で集束し、偏向コイル24で業板加熱装置28上に置かれた試料27上を走

査できるようになっている。また線状フィラメントを用いていることにより、試料表面上に約2 m× 0.5 mの線状電子線を照射することが可能である。

第2図で25,26が本発明による製造装置の 新規な部分である。即ち本実施例では10 Kwatt トセノンフラッシュランプを用いた光発生部 2 5 : 試料に集光するための光学レンズ26である。 また傷向コイル24と光発生部25は、間期信号 により、同時に偏向およびパルス光楽生ができる。 以上説明した装置を用いて以下の実験を行たった。 第3図(4) は用いた試料の模式的平面図、第3図(6) は模式断面図である。シリコン基板31の上に熱 シリコン酸化腺32を厚さ1.0 Am形成し、その上 に LPCVD 法で多結晶シリコン 3 3を厚さ 0.5 μm。 シリコン酸化罐3.4を厚さ0.5 mm 維難した。その 後更にシリコン管化離35を厚さ0.14m堆積し、 50 Am 幅のストライプを 500 Am から 1 m ピッチ で第3図(a)(b)のように加工し、光吸収層とした。 このようにして形成された試料を第2図に示した

基板加熱装置28の上に置き約600℃に加熱し た。そして、10 Kwatt クセノンフラッシュラン プ25を発光させ、レンズ26で集光して基板金 面を照射し、一方それと同期して、20KVで加 速された線状電子線を偏向し、試料上を例をば無 3 図(a)の下から上へ線状電子線の長手方向が窒化 職35のストライブに南交するように1回走者し か。カヤ財料の一端から他端へ1回の質子輪の走 香中は、ランプの発光は続いていることが必要で ある。上記の手順をくり返すととにより、試料全 面を再結晶化することができた。なお本実施例で は電子線の走査速度は50cm/sec、パルス光の 特続時間は 0.2 sec であった。上記のようにして 再結晶化された獣科に於て、結晶粒界は、シリコ ン盤化膜35の下の部分に集中し、シリコン強化 職35のない部分では幅500 Am から1 mにわ たり単結品領域となっていることがわかった。 (祭明の効果)

以上本発明の単結晶半導体薄膜の製造装置を用いれば、広い領域の単結晶半導体薄膜を形成する

ととができ、かつ結晶 粒界の発生場所を制御する ととができた。また試料を長時間高温に加熱する 必要もない。

図面の簡単な説明

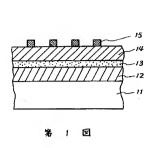
第1図は従来例により用いられた試料の機式断 面図である。第2図は本発明による実施例で用い られた装置の模式図で、第3図(a)は本実施例で用 いた試料の模式的平面図、第3図(a)は模式的断面 図である。

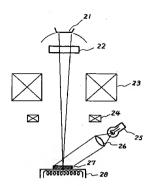
図中

- 11,31…シリコン基板、
- 12,32…シリコン熱酸化膜、
- 13,33…多結晶シリコン、
- 14,34…シリコン酸化肽、
- 15,35…シリコン窒化膜、
- 21… 線状タングステンフィラメント、
- 22…加速電極、 23…レンズコイル、
- 2 4 … 傷向コイル、
- 25…クセノンフラッシュランプ、

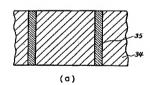
26…光学レンズ、 27…試料、 28…基板加熱装置。

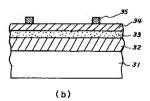
工能技術院長 川 田 裕 郎





第 2 図





第 3 図

PAT-NO: JP361030027A DOCUMENT- JP 61030027 A

IDENTIFIER:

TITLE: APPARATUS FOR

MANUFACTURE OF SINGLE CRYSTAL SEMICONDUCTOR

THIN FILM

PUBN-DATE: February 12, 1986

INVENTOR-INFORMATION:

NAME COUNTRY

HIGUCHI, KOHEI SAITO, SHUICHI

ASSIGNEE-INFORMATION:

NAME COUNTRY

AGENCY OF IND SCIENCE & TECHNOL N/A

APPL-NO: JP59150494 APPL-DATE: July 21, 1984

INT-CL (IPC): H01L021/20, H01L021/263

US-CL-CURRENT: 250/492.2 . 257/E21.333

ABSTRACT:

PURPOSE: To obtain an apparatus for manufacturing a single crystal semiconductor thin film by comprising the electron beam accelerating, focusing and deflecting portions, visible light source, lens, a portion for synchronizing deflection and light emission by pulse and a sample heating function.

CONSTITUTION: Thin films of poly-Si 33, SiO2 34 are stacked on a thermal oxide film 32 of Si substrate 31 and thereby a sample having light absorption layer of Si3N4 35 of narrow width stripes with short pitches is prepared. The sample is heated up to about 600°C and the entire part thereof is irradiated with the concentrated light 26 of a xenon lamp 25. The linear electron beam accelerated with 20kV in synchronization with such irradiation is deflected. scanning is carried out at the right angle to the stripes of film 35. Thereby, light emission is continued during a single scanning. The entire part of sample is recrystallized with repetition of such procedures. In this case, the crystal grain boundary is concentrated to the region under the Si3N4 film 35 and it becomes the single crystal at the area where there is no Si3N4 film 35. According to this manufacturing apparatus, a single crystal thin film of wider range can be obtained, the crystal grain boundary generating region can be controlled and it is no longer necessary to heat a sample for a long period at a high temperature.

COPYRIGHT: (C)1986,JPO&Japio